

**Témata k ústní maturitní zkoušce z automatizace a řízení
pro třídu 4.B Elektrotechnika ve školním roce 2025/26**

AŘ - 2. ročník: Číselné soustavy
Logické funkce
Kombinační logické obvody
Sekvenční logické obvody
Číslicové integrované obvody
Zobrazování informací
Paměti
Hradlová pole PLD
Přenos dat

AŘ - 3. ročník: Mikroprocesory ATMEL AVR – architektura
Mikroprocesory ATMEL AVR – taktování
Mikroprocesory ATMEL AVR – periferie
Mikroprocesor ATmega32 – přerušení
Mikroprocesor ATmega32 – porty
Mikroprocesor ATmega32 – čítače / časovače
Instrukční soubor ATmega32

AŘ - 4. ročník: Programovatelné automaty PLC – architektura
PLC – zpracování digitálních signálů, čítače, časovače
PLC – zpracování analogových signálů
PLC – programovací jazyky, programové bloky, proměnné
PLC – decentralizované jednotky (HMI, KP8, ET200...)
Regulační technika

AŘ cv. - 4. ročník: Elektropneumatika

1. 10. 2025

Vypracovali: Ing. Petr Neumann, Ing. Jiří Dítě, Ing. Jan Dian